

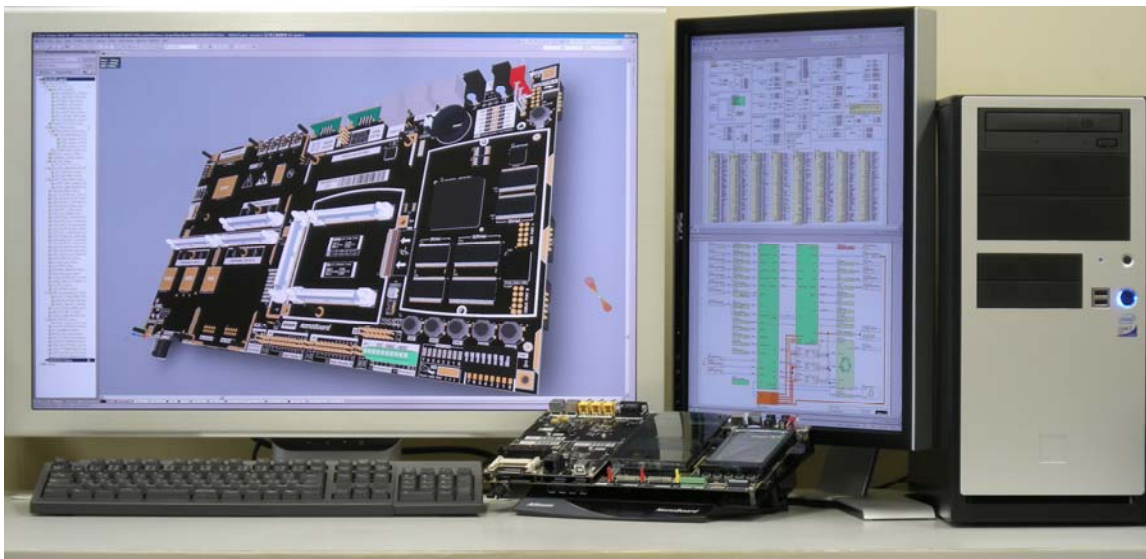
導入年度	H20年	設備名	高集積電子回路基板開発システム		
メーカー	アルティウム ジャパン(株)	型式	Altium Designer	設置室	開放試験室(電子)

平成20年度 電源立地地域対策交付金

### 《 概要 》

高速化、高集積化に対応した電子回路基板開発システムです。回路図入力、アートワークなど基板開発基本機能に加え、アナログ/デジタル回路シミュレーション、伝送線路シミュレーション、FPGA開発、近年注目されているプロトタイプ設計手法など、広い範囲で対応できます。

### 《 装置外観 》



### 《 仕様 》

#### 1) プロトタイプボード

型式：Altium Desktop NanoBoard(アルティウムジャパン(株))

搭載FPGA：Xilinx Spartan3 XC3S1500

周辺部品：タッチパネル液晶、ビデオ入力/出力、VGA出力、音声信号入出力(I2S)、  
8bitADC/10bitDAC、IDE-I/F、CF-I/F、SD-memory-I/F、USB-I/F、RS232C-I/F、  
LAN、CAN、PS/2キーボード/マウス、LED、各種汎用スイッチ

#### 2) 電子回路開発統合環境

型式：AltiumDesigner Winter09(アルティウムジャパン(株))

機能：回路図入力、アートワーク、デジアナ混載SPICEシミュレーション、VHDLシミュレーション、伝送路シミュレーション、FPGA論理合成、CPUコア組込みなど

### 《 用途例 》

- ・プロトタイプボード上での電子回路試作、動作確認
- ・プロトタイプ上で動作確認をした電子回路でアートワークを行い、基板加工データを作成